# Recopilatorio de Detectores de Secuencia

**Universidad del Valle**

**Facultad de Ingeniería, Escuela EIEE**

**Curso Sistemas Digitales II: Ingeniería Electrónica**

1. Diseñar una FSM-Mealy para detectar las secuencias:
   * Si detecta la secuencia X: 1010, la salida es Z1Z0= 10 y permanece en 10 hasta detectar la secuencia X: 1001.
   * Si detecta la secuencia X: 1101, la salida es Z1Z0= 01 y permanece en 01 hasta detectar la secuencia X: 0110.
   * Existe superposición, en este caso, si la salida está en 10 puede pasar a 01 si detecta la respectiva secuencia, y viceversa.

**(Abril 6 del 2018)**

1. **X:** 1 1 0 1 **→ 10** /  **Stop:** 1 0 0 1 **→ 00**

**Y:** 0 0 1 0 **→ 01** / **Stop:** 0 1 1 0 **→ 00**

**(Octubre 6 del 2017)**

1. **X:** 1 0 1 0 **→ 10** /  **Stop:** 0 1 1 0 **→ 00**

**Y:** 0 0 1 1 **→ 01** / **Stop:** 1 0 1 1 **→ 00**

**(Octubre 3 del 2016)**

1. **X:** 1 0 0 1 **→ 10** /  **Stop:** 0 1 1 0 **→ 00**

**Y:** 0 0 1 0 **→ 01** / **Stop:** 1 1 0 1 **→ 00**

**(Octubre 1 del 2014)**

1. **X:** 1 1 0 1 **→ 10** /  **Stop:** 0 1 0 1 **→ 00**

**Y:** 0 0 1 0 **→ 01** / **Stop:** 1 0 1 0 **→ 00**

**(Marzo 26 del 2014)**

1. **X:** 1 1 0 0 **→ 10** /  **Stop:** 0 0 1 1 **→ 00**

**Y:** 0 1 0 1 **→ 01** / **Stop:** 1 0 1 0 **→ 00**

**(Octubre 9 del 2013)**

1. **X:** 1 0 1 1 **→ 10** /  **Stop:** 0 1 1 0 **→ 00**

**Y:** 1 1 0 1 **→ 01** / **Stop:** 1 0 0 1 **→ 00**

**(Abril 4 del 2013)**

1. **X:** 1 1 0 1 **→ 10** /  **Stop:** 0 1 0 1 **→ 00**

**Y:** 0 0 1 0 **→ 01** / **Stop:** 1 0 1 0 **→ 00**

**(Octubre 10 del 2012)**

1. **X:** 1 0 0 1 **→ 10** /  **Stop:** 0 0 1 0 **→ 00**

**Y:** 0 1 1 0 **→ 01** / **Stop:** 1 1 0 1 **→ 00**

**(Septiembre 24 del 2010)**

1. **X:** 1 1 0 1 **→ 10** /  **Stop:** 0 1 0 0 **→ 00**

**Y:** 0 1 0 1 **→ 01** / **Stop:** 1 0 1 0 **→ 00**

**(Septiembre 14 del 2010)**

1. **X:** 1 1 0 0 **→ 10** /  **Stop:** 0 0 1 **→ 00**

**Y:** 0 0 1 1 **→ 01** / **Stop:**  1 1 0 **→ 00**

**(Octubre 14 del 2004)**